

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2005 年 5 月 26 日 (26.05.2005)

PCT

(10) 国際公開番号
WO 2005/048176 A1

(51) 国際特許分類⁷: G06K 19/00, 17/00, G06F 9/50, 9/38

(21) 国際出願番号: PCT/JP2004/016392

(22) 国際出願日: 2004 年 11 月 5 日 (05.11.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願 2003-383000
2003 年 11 月 12 日 (12.11.2003) JP

(71) 出願人 (米国を除く全ての指定国について): 松下電
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-
TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大
字門真 1 0 0 6 番地 Osaka (JP).

(72) 発明者: および

(75) 発明者/出願人 (米国についてのみ): 岩田 和也

(TWATA, Kazuya). 足立 達也 (ADACHI, Tatsuya). 中
村 清治 (NAKAMURA, Seiji).

(74) 代理人: 東島 隆治 (HIGASHIMA, Takaharu); 〒
5300001 大阪府大阪市北区梅田 3 丁目 2-1 4 大弘
ビル ヒガシマ特許事務所 Osaka (JP).

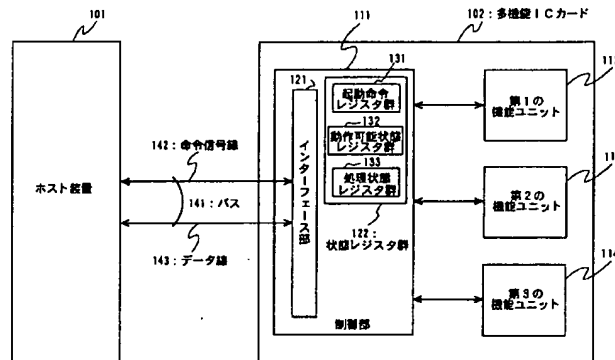
(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,
LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA,
NL, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,
SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可
能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,
SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY,

[続葉有]

(54) Title: ELECTRONIC DEVICE AND CONTROL METHOD THEREOF

(54) 発明の名称: 電子装置及びその制御方法



101... HOST DEVICE
142... INSTRUCTION SIGNAL LINE
141... BUS
143... DATA LINE
102... MULTI-FUNCTION IC CARD
111... CONTROL UNIT
121... INTERFACE UNIT
131... START INSTRUCTION REGISTER GROUP
132... OPERATION ENABLED STATE REGISTER GROUP
133... PROCESSING STATE REGISTER GROUP
122... STATE REGISTER GROUP
112... FIRST FUNCTION UNIT
113... SECOND FUNCTION UNIT
114... THIRD FUNCTION UNIT

(57) Abstract: An electronic device includes: a control unit having an interface unit for performing communication with an external host device and a state register group; and a plurality of function units for performing communication with the host device via the interface unit. The state register group has a plurality of state registers which are correlated to the function units, respectively, and indicate whether the corresponding function unit is operable and whether

[続葉有]



KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

the corresponding unit is performing processing. When the control unit receives an instruction from the host device, the control unit transfers the instruction to a function unit if the instruction is for any of the function units, and transmits a state of the state register group as a response to the host device if the instruction is a read instruction of the state register group.

(57) 要約: 外部のホスト装置と通信を行うインターフェース部と、状態レジスタ群と、を有する制御部と、インターフェース部を通じてホスト装置とそれぞれ通信を行う複数の機能ユニットと、を有する電子装置。状態レジスタ群は、複数の機能ユニットのそれぞれに対応付けられ且つ対応する機能ユニットが動作可能であるか否か、処理中であるか否かを示す複数の状態レジスタを有する。制御部は、ホスト装置から命令を受信すると、その命令がいずれかの機能ユニットに対する命令であれば、その命令をその機能ユニットに転送し、その命令が状態レジスタ群の読み出し命令であれば、状態レジスタ群の状態を応答としてホスト装置に送信する。